



## Dialog 戴樂格半導體獎勵學生優良研究成果辦法

### 一、目的

為落實企業永續經營的理念，善盡企業社會責任，特此辦法來提供獎勵金，期望獎助優秀學子，成為台灣有為之人才。

### 二、申請對象

國立臺灣大學電子電機相關科系之碩士 / 博士在學學生，具中華民國籍。以類比 / 數位 I C 設計領域為優先，其他半導體相關領域亦可。

### 三、經費來源

依據德商戴樂格半導體有限公司企業永續經營方案之經費提撥。

### 四、獎勵方式

- 1) 不論學生作者排行或人數，每篇論文獎勵金額度最高為新台幣壹萬元整，共十二篇名額，並頒發獎狀。
- 2) 同一會議論文/期刊論文以獎勵一次為原則。
- 3) 若同一會議論文/期刊論文為多位通訊作者，請推選單一主要申請人，屆時獎勵金將直接匯入主要申請人提供之帳戶，並由申請人轉發給其他通訊作者。

### 五、申請及審查流程

- 1) 申請人應於論文期刊發表後 1 年內提出申請；申請人需填寫申請表（格式如附件）並檢附其他申請資料。
- 2) 申請表及其他申請資料備齊後，請以電子檔逕送學院辦公室，並附上指導教授推薦函，學院彙整送公司核定，始於每年 6 月底前核發獎勵金及舉行頒獎儀式。
- 3) 申請日期為每年 3 月 1 日至 4 月 30 日止。
- 4) 本獎勵金核發獎金時，受獎人須仍具學生身分。

### 六、申請資料

- 1) 會議論文
  - a) 會議論文申請表
  - b) 得獎證明文件電子檔（若此論文亦獲得該會議之任何獎項）

- c) 足資證明會議名稱、會議期間及舉辦地點之文件，如：大會手冊、會議官方網站頁面或論文被接受函等。
- d) 所參與之會議以下列學術會議為限：
  - ✓ International Solid-State Circuits Conference
  - ✓ Symposium on VLSI Circuits
  - ✓ European Solid-State Circuits Conference
  - ✓ IEEE Custom Integrated Circuits Conference
  - ✓ IEEE Applied Power Electronics Conference
  - ✓ ACM/IEEE Design Automation Conference
  - ✓ IEEE/ACM International Conference on Computer Aided Design
  - ✓ IEEE International Electron Devices Meeting
  - ✓ Symposium on VLSI Technology

## 2) 期刊論文

- a) 期刊論文申請表
- b) 刊登之論文全文電子檔，其內容請含作者資訊、作者所屬單位、被接受或發表日期。
- c) 論文接受函
- d) 期刊論文以下列發表期刊為限：
  - ✓ IEEE Journal of Solid-State Circuits
  - ✓ IEEE Transactions on Circuits and Systems I: Regular Papers
  - ✓ IEEE Transactions on Power Electronics
  - ✓ IEEE Transactions on Computer-Aided Design of Integrated Circuits and Systems
  - ✓ IEEE Transactions on Electron Devices
  - ✓ IEEE Electron Device Letters